

اصول طراحی کامپایلر

عنوان درس

دکتر علی غلامی رودی

ارائه دهنده

<http://nit.rudi.ir/>

سایت درس

gholamirudi@nit.ac.ir

آدرس الکترونیکی

در درس طراحی کامپایلر، مفاهیم مربوط به کامپایلرها، معماری آنها و الگوریتم‌هایی که در پیاده‌سازی آنها استفاده می‌شوند، معرفی می‌گردد.

معرفی

A. W. Appel, Modern Compiler Implementation in C, Cambridge University Press, 1998.

منبع اصلی

K. D. Cooper, L. Torczon, Engineering a Compiler, Second Edition, Morgan Kaufmann, 2012.

منابع دیگر

A. V. Aho, M. S. Lam, R. Sethi, J. D. Ullman, Compilers: Principles, Techniques, and Tools, Second Edition, Addison Wesley, 2007.

برنامه‌های نیمسال

تاریخ	موضوع
مقدمه، اهمیت کامپایلر، کاربرد، نیازهای جدید، مفسرها، مترجم‌های زبان‌های مختلف ساختار کلی، معماری سه‌فازه، کد میانی، معرفی گام‌های هر فاز، ارتباط با سایر برنامه‌ها مثل لینکر	۱۳۹۷/۱۱/۱۴ ۱۳۹۷/۱۱/۱۶
تحلیل لغوی، تحلیل گر دست‌نویس، عبارت‌های منظم، بیان توکن‌ها با عبارت‌های منظم Hopcroft Thompson الگوریتم، ترکیب عبارت‌های منظم، جستجو بدون ساختن DFA، بازیابی از خطا	۱۳۹۷/۱۱/۲۱ ۱۳۹۷/۱۱/۲۳
تحلیل نحوی، گرامرهای مستقل از متن، روش‌های تجزیه، در مورد گام اول تمرین عملی if-else الگوریتم Recursive-Descent، تکنیک‌های رایج	۱۳۹۷/۱۱/۲۸ ۱۳۹۷/۱۱/۳۰
ابهام گرامر، تعیین اولویت و شرکت‌پذیری عملگرها با تغییر گرامر، ابهام الگوریتم (1) LL(k)، حذف چپ‌گردی، فاکتورگیری از چپ، معرفی LR(0)	۱۳۹۷/۱۲/۰۵ ۱۳۹۷/۱۲/۰۷
الگوریتم‌های تجزیه‌ی پایین به بالا، الگوریتم (1) SLR، الگوریتم (1) LALR، تعیین اولویت و شرکت‌پذیری عملگرها بدون تغییر گرامر	۱۳۹۷/۱۲/۱۲ ۱۳۹۷/۱۲/۱۴
روش‌های تصحیح خطأ، تصحیح خطأ به صورت محلی و سراسری، تصحیح خطأ با توکن Error مقایسه‌ی قدرت الگوریتم‌های تجزیه، مطالب باقی‌مانده در مورد تجزیه، در مورد گام دوم تمرین عملی	۱۳۹۶/۱۲/۲۶ ۱۳۹۷/۱۲/۲۸
تحلیل مفهومی، کنش‌ها و مقادیر مفهومی، استفاده برای ارزیابی عبارت درخت مجرد، ساخت درخت مجرد با عملیات مفهومی	۱۳۹۷/۰۱/۱۸ ۱۳۹۷/۰۱/۲۰
جدول نمادها، استخراج نوع عبارتها با کنش‌های مفهومی، بررسی نوع داده‌ها، تبدیل نوع‌ها کد میانی، انواع کد میانی، کد گرافی، کد خطی، کد سه آدرسه، کد میانی تسلنگ	۱۳۹۷/۰۱/۲۵ ۱۳۹۷/۰۱/۲۷
کدهای میانی SSA، تولید کد میانی با استفاده از کنش‌های مفهومی، در مورد گام سوم تمرین عملی امتحان میانترم	۱۳۹۷/۰۲/۰۱ ۱۳۹۷/۰۲/۰۳
مدیریت ایستا و پویای حافظه، سازماندهی پشتنه، فعال‌سازی رویه‌ها جمع‌آوری زباله، شیوه‌ی ارزیابی، روش شمارش مرجع، محدودیت‌ها، اصول روش‌های Trace-based	۱۳۹۷/۰۲/۰۸ ۱۳۹۷/۰۲/۱۰
تحلیل کد میانی، بلوک‌های پایه، گراف جریان تحلیل‌های جریان داده، زنده بودن متغیرها، تحلیل زنده بودن	۱۳۹۷/۰۲/۱۵ ۱۳۹۷/۰۲/۱۷
بهینه‌سازی‌های سراسری و محلی، انتشار ثوابت، تشخیص عبارت‌های مشابه گراف تداخل رجیسترها، تخصیص رجیستر با رنگ‌آمیزی گراف	۱۳۹۷/۰۲/۲۹ ۱۳۹۷/۰۲/۳۱
— تولید کد نهایی، تفاوت‌های CISC و RISC برای تولید کد	۱۳۹۷/۰۳/۰۵ ۱۳۹۷/۰۳/۰۷
انتخاب دستورات —	۱۳۹۷/۰۳/۱۲ ۱۳۹۷/۰۳/۱۴
زمانبندی دستوارت، بهینه‌سازی‌های Peephole مباحثی از چالش‌های کامپایلرهای امروزی	۱۳۹۷/۰۳/۱۹ ۱۳۹۷/۰۳/۲۱

موضوعات درس

۲

ساختار کامپایلر

اهمیت، کاربردها، نیازهای جدید، معماری سه فازه، گامهای هر فاز.

۳

تحلیل لغوی

عبارات منظم، الگوریتم Thompson، الگوریتم ساختن زیرمجموعه‌ها، Hopcroft، ترکیب عبارت‌های منظم، بدون ساختن DFA، تحلیلگر دست‌نویس.

۴

تحلیل نحوی

الگوریتم‌های بالا به پایین Recursive Descent، LR(0)، LR(1)، LR(2)، SLR، LALR(1)، ابعام گرامر، تعیین اولویت عملگرها با و بدون تغییر گرامر، روش‌های تصحیح خطأ، تصحیح خطأ با توکن Error.

۵

تحلیل مفهومی

عمل‌ها (کنش‌ها) و مقادیر مفهومی، استفاده برای ارزیابی نتیجه‌ی عبارت‌ها، درخت مجرد، جزئیات جدول نمادها، بررسی نوع داده، تبدیل نوع‌ها.

۶

کد میانی

کد سه‌آدرس، کد میانی زبان تسلنگ، کدهای میانی SSA، گراف‌های کد میانی مثل DAG، استفاده از کنش‌های مفهومی برای تولید کد میانی.

۷

محیط زمان اجرا و مدیریت حافظه

مدیریت ایستا و پویای حافظه، سازماندهی پشته، فعال‌سازی رویه‌ها و درخت‌های فعال‌سازی، جمع‌آوری زباله، روش «Reference counting» و محدودیت‌ها، اصول روش‌های Trace-based.

۸

تحلیل کد میانی

بلوک‌های پایه (Basic Blocks)، تحلیل زنده بودن متغیرها، گراف جریان، زمانبندی دستورات، بهینه‌سازی‌های محلی و سراسری، آشنایی با حذف کد مرده، انتشار ثوابت، تشخیص عبارت‌های مشابه.

۹

تخصیص رجیسترها

گراف تداخل رجیستر، تخصیص رجیستر سراسری با رنگ‌آمیزی گراف.

۱۰

تولید کد نهایی

تفاوت‌های معماری‌های RISC و CISC برای تولید کد، انتخاب دستور (Instruction selection)، بهینه‌سازی‌های Peephole.

ارزشیابی

ارزشیابی در این درس با توجه به دو آزمون اصلی، سه تمرین کاغذی و تمرین عملی انجام می‌شود. در تمرین عملی، کامپایلر زبان ساده‌ی تسلنگ پیاده‌سازی می‌شود و سه قسمت دارد: تحلیل لغوی، تحلیل نحوی و تولید کد میانی.